



E1-L5										
	Poniedziałek A	Poniedziałek B	Wtorek A	Wtorek B	Środa A	Środa B	Czwartek A	Czwartek B	Piątek A	Piątek B
@15:45-16:00	-x-	-x-	-x-	-x-	---		---	-x-	-x-	-x-
16:00-16:15	-x-	-x-	-x-	-x-	---		---	-x-	-x-	-x-
16:15-16:30	-x-	-x-	-x-	-x-	---		---	-x-	-x-	-x-
16:30-16:45	-x-	-x-	-x-	-x-	---	Informatyka I (E1) - P15 Projekt Czml Sylwester (EA) - DD	---	-x-	-x-	-x-
16:45-17:00	-x-	-x-	-x-	-x-	---		---	-x-	-x-	-x-
17:00-17:15	-x-	-x-	-x-	-x-	---		---	-x-	-x-	-x-
17:15-17:30	-x-	-x-	-x-	-x-	---		---	-x-	-x-	-x-
@17:30-17:45			-x-	-x-	-x-		-x-	-x-	-x-	-x-
17:45-18:00			-x-	-x-	-x-	-x-	-x-	-x-	-x-	-x-
18:00-18:15	E1 Teoria obwodów I (E1) - W30 Wykład, Część 1. Trojnar Mariusz (ET)	E1 Teoria obwodów I (E1) - W30 Wykład, Część 1. Trojnar Mariusz (ET)	-x-	-x-	-x-	-x-	-x-	-x-	-x-	-x-
18:15-18:30			-x-	-x-	-x-	-x-	-x-	-x-	-x-	-x-
18:30-18:45			-x-	-x-	-x-	-x-	-x-	-x-	-x-	-x-
18:45-19:00			-x-	-x-	-x-	-x-	-x-	-x-	-x-	-x-
19:00-19:15			-x-	-x-	-x-	-x-	-x-	-x-	-x-	-x-
Timetable generated with FET 5.45.1 on 11/25/20 7:43 PM										

Projekt i realizacja: Albert Żmuda  
[www.weii.rzeszow.pl](http://www.weii.rzeszow.pl)