

F1A-DU-L2													
	Poniedziałek A	Poniedziałek B	Wtorek A	Wtorek B	Środa A	Środa B	Czwartek A	Czwartek B	Piątek A	Piątek B			
@17:30-17:45	-x-	-x-					-x-	-x-	-x-	-x-	@17:30-17:45		
17:45-18:00	-x-	-x-					-x-	-x-	-x-	-x-	17:45-18:00		
18:00-18:15	-x-	-x-	F1A-DU Inteligentne systemy komputerowe (F1A-DU) - W30 Wykład Wysocki Marian (EA), Kluska Jacek (EA)	F1A-DU Inteligentne systemy komputerowe (F1A-DU) - W30 Wykład Wysocki Marian (EA), Kluska Jacek (EA)	F1-DU Seminarium dyplomowe w EA (F1-DU) - S15 Seminarium, (od 3 listopada) Eberbach Eugeniusz (EA)	F1-DU Seminarium dyplomowe w EA (F1- DU) - S15 Seminarium, (od 3 listopada) Eberbach Eugeniusz (EA)	-x-	-x-	-x-	-x-	18:00-18:15		
18:15-18:30	-x-	-x-					-x-	-x-	-x-	-x-	18:15-18:30		
18:30-18:45	-x-	-x-					-x-	-x-	-x-	-x-	18:30-18:45		
18:45-19:00	-x-	-x-					-x-	-x-	-x-	-x-	18:45-19:00		
19:00-19:15	-x-	-x-					-x-	-x-	-x-	-x-	19:00-19:15		
Timetable generated with FET 5.45.1 on 11/25/20 7:43 PM													

Projekt i realizacja: Albert Żmuda
www.weii.rzeszow.pl