

A3S-L1											
	Poniedziałek A	Poniedziałek B	Wtorek A	Wtorek B	Środa A	Środa B	Czwartek A	Czwartek B	Piątek A	Piątek B	
@17:30-17:45	-x-	-x-			-x-	-x-			-x-	-x-	@17:30-17:45
17:45-18:00	-x-	-x-			-x-	-x-			-x-	-x-	17:45-18:00
18:00-18:15	-x-	-x-	A3 Programowanie i projektowanie systemów czasu rzeczywistego (A3) - W30 Wykład	A3 Programowanie i projektowanie systemów czasu rzeczywistego (A3) - W30 Wykład	-x-	-x-	A3 Metody sztucznej inteligencji w sterowaniu (A3) - W30 Wykład	A3 Metody sztucznej inteligencji w sterowaniu (A3) - W30 Wykład	-x-	-x-	18:00-18:15
18:15-18:30	-x-	-x-	Trybus Bartosz (EA), Stec Andrzej (EA), Rzońca Dariusz (EA)	Trybus Bartosz (EA), Stec Andrzej (EA), Rzońca Dariusz (EA)	-x-	-x-	Kluska Jacek (EA)	Kluska Jacek (EA)	-x-	-x-	18:15-18:30
18:30-18:45	-x-	-x-			-x-	-x-			-x-	-x-	18:30-18:45
18:45-19:00	-x-	-x-			-x-	-x-			-x-	-x-	18:45-19:00
19:00-19:15	-x-	-x-			-x-	-x-			-x-	-x-	19:00-19:15
Timetable generated with FET 5.45.1 on 11/25/20 7:43 PM											

Projekt i realizacja: Albert Żmuda
www.weii.rzeszow.pl